

1/1 PLUSPAT - (C) QUESTEL-ORBIT image

PN - JP2001255567 A 20010921 [JP2001255567]

TI - (A) OPTICAL SIGNAL PROCESSOR

PA - (A) NIPPON TELEGRAPH & TELEPHONE

PA0 - (A) NIPPON TELEGR & TELEPH CORP <NTT>

IN - (A) OKAMOTO KATSUNARI; SAIDA TAKASHI; TAKIGUCHI KOICHI

AP - JP2000064364 20000309 [***2000JP-0064364***]

PR - JP2000064364 20000309 [2000JP-0064364]

STG - (A) Doc. Laid open to publ. Inspec.

AB - PROBLEM TO BE SOLVED: To perform the optical signal processing for reading information, such as a destination, in an optical signal at high speed.

- SOLUTION: The optical signal processor is equipped on a substrate with an optical waveguide for input, an optical branching means to branch the light inputted to the optical waveguide for input to N (2 or more integer), N pieces of optical delay waveguide arrays connected to each output port of the optical branching means for giving the different delay time, an optical multiplexing means which multiplexes each optical signal from N pieces of optical delay waveguide arrays and an optical waveguide for output connected to the output port of the optical multiplexing means. Furthermore, at least one of the optical branching means, the delay waveguide array and the optical multiplexing means is provided with an optical amplitude controlling means and an optical gate is equipped on the substrate after the optical multiplexing means, or after the optical waveguide for output.

- COPYRIGHT: (C)2001,JPO

UP - 2001-43

(19)日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11)特許出願公開番号
特開2001-255567
(P2001-255567A)

(43)公開日 平成13年9月21日(2001.9.21)

(51)Int.Cl. ⁷	識別記号	F I	テマコード*(参考)
G 0 2 F 2/00		G 0 2 F 2/00	2 H 0 4 7
G 0 2 B 6/12		1/01	C 2 H 0 7 9
G 0 2 F 1/01		1/313	2 K 0 0 2
1/313		7/00	5 K 0 0 2
7/00		G 0 2 B 6/12	F

審査請求 未請求 請求項の数10 O L (全 9 頁) 最終頁に続く

(21)出願番号 特願2000-64364(P2000-64364)

(22)出願日 平成12年3月9日(2000.3.9)

(71)出願人 000004226

日本電信電話株式会社
東京都千代田区大手町二丁目3番1号

(72)発明者 才田 隆志

東京都千代田区大手町二丁目3番1号 日
本電信電話株式会社内

(72)発明者 岡本 勝就

東京都千代田区大手町二丁目3番1号 日
本電信電話株式会社内

(74)代理人 100083552

弁理士 秋田 収喜

最終頁に続く

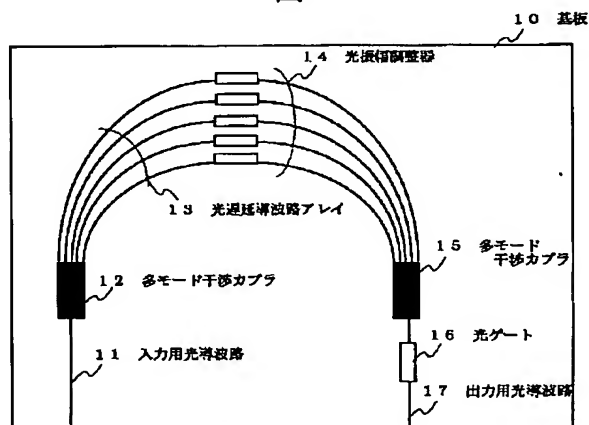
(54)【発明の名称】 光信号処理装置

(57)【要約】

【課題】 光信号から宛先などの情報を読み取る光信号処理を高速に行うこと。

【解決手段】 基板上に、入力用光導波路と、前記入力用光導波路に入力された光をN(2以上の整数)に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与えるN本の光遅延導波路アレイと、前記N本の光遅延導波路アレイからの各々の光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備え、前記光分岐手段、前記遅延導波路アレイ、および前記光合波手段の少なくともいずれか一つが光振幅調整手段を備え、前記光合波手段の後の基板上、ないしは記出力用光導波路の後に光ゲートを備える光信号処理装置である。

図 1



【特許請求の範囲】

【請求項 1】 基板上に、入力用光導波路と、前記入力用光導波路に入力された光を N （ 2 以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与える N 本の光遅延導波路アレイと、前記 N 本の光遅延導波路アレイからの各々の光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備え、前記光分岐手段、前記遅延導波路アレイ、および前記光合波手段の少なくともいずれか一つが光振幅調整手段を備え、前記光合波手段の後の基板上、ないしは前記出力用光導波路の後に光ゲートを備えたことを特徴とする光信号処理装置。

【請求項 2】 基板上に、入力用光導波路と、前記入力用光導波路に入力された光を N （ 2 以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与える N 本の光遅延導波路アレイと、前記光遅延導波路アレイの各々に設けられた光ゲート手段と、前記 N 本の光遅延導波路アレイからの各々の光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備え、前記光分岐手段、前記遅延導波路アレイ、前記光ゲート、および前記光合波手段の少なくともいずれか一つが光振幅調整手段を備えていることを特徴とする光信号処理装置。

【請求項 3】 前記請求項 2 に記載の光信号処理装置において、前記光ゲート手段の後段の前記光遅延導波路アレイの各々に位相調整手段を備えたことを特徴とする光信号処理装置。

【請求項 4】 前記請求項 1 乃至 3 のいずれか 1 項に記載の光信号処理装置において、前記光振幅調整手段によって、前記各光遅延導波路アレイを通った光信号が、前記光合波手段においてそれぞれ異なる強度の比で足し合されるように設定したことを特徴とする光信号処理装置。

【請求項 5】 前記請求項 3 に記載の光信号処理装置において、前記遅延光導波路及び入出力用光導波路が石英系光導波路であり、前記位相調整手段が前記各石英系光導波路上に形成された薄膜ヒータであり、前記振幅調整手段が石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計と、これに縦続に接続された薄膜ヒータを具備した位相変調器であることを特徴とする光信号処理装置。

【請求項 6】 基板上に、入力用光導波路と、前記入力用光導波路に入力された光を N （ 2 以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与える N 本の第 1 の光遅延導

波路アレイと、前記第 1 の光遅延導波路アレイの各々に設けられた光ゲート手段と、前記第 1 の光遅延導波路アレイからの光信号を入力とする N 入力 N 出力光スイッチと、前記 N 入力 N 出力光スイッチの各出力ポートに接続され、異なる遅延時間を与える N 本の第 2 の光遅延導波路アレイと、前記第 2 の光遅延導波路アレイからの光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備えたことを特徴とする光信号処理装置。

10 【請求項 7】 前記請求項 6 に記載の光信号処理装置において、前記第 2 の光遅延導波路アレイの各々に位相調整手段を備えたことを特徴とする光信号処理装置。

【請求項 8】 前記請求項 7 に記載の光信号処理装置において、前記第 1 及び第 2 の光導波路アレイ、及び前記入出力用光導波路がそれぞれ石英系光導波路であり、前記位相調整手段が前記各石英系光導波路上に形成された薄膜ヒータであり、

20 前記振幅調整手段が前記各石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計と、これに縦続に接続された薄膜ヒータを具備した位相変調器であり、前記 N 入力 N 出力光スイッチが前記各石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計であることを特徴とする光信号処理装置。

【請求項 9】 前記請求項 1 乃至 8 のいずれか 1 項に記載の光信号処理装置において、前記光分岐手段および前記光合波手段のいずれか一方あるいは両方が、多モード干渉光カプラであることを特徴とする光信号処理装置。

【請求項 10】 前記請求項 1 乃至 9 のいずれか 1 項に記載の光信号処理装置において、前記入力用光導波路の途中に TE/TM 変換手段を備えたことを特徴とする光信号処理装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、光通信の分野において光信号の処理を行うための光信号処理装置に適用して有効な技術である。

【0002】

【従来の技術】 インターネットの爆発的な発展により、通信の主体は音声からデータへと大きく変わりつつある。近い将来には通信路を流れる信号は大部分がパケット化されたデータになると考えられている。これに伴い、光ファイバ通信システムにも、単なる大容量の通信路から、パケット化された光信号を処理できるインテリジェントなネットワークへの進化が求められている。パケット化された光信号を、各光信号の宛先情報に応じて振り分けることができる光ルータは、そのような次世代

光通信ネットワークの核となる構成要素である。

【0003】光ルータにおいて最も重要なのは、光信号から宛先などの情報を読み取る信号処理装置である。従来、このような宛先情報の読み取りは電子回路により行われていた。

【0004】その従来の宛先情報の読み取り装置の概念図を図11に示す。図11に示すように、光ファイバ通信路からの光信号（アドレス情報、データ等）は、光タップ装置110により分離され、光・電気変換装置111の光電気変換素子により電気信号に変換される。この変換された電気信号は電子回路112に導かれて、データから宛先情報が抽出され、これに応じて光信号の処理が行われる。

【0005】

【発明が解決しようとする課題】しかしながら、従来の信号処理装置では光信号を一旦電気に戻して、電子回路で処理を行い、再び光信号を光信号に戻すために、信号処理装置全体の処理速度が電子回路のスピードで制限されるという問題点があった。インターネットを起爆剤として光通信ネットワークへ要求される通信容量は指数関数的に増大しているが、従来のように一旦電気信号に戻して処理を行う方法では、次世代、次々世代の40Gbps、100Gbpsといった超高速の光通信システムを構築することは不可能である。

【0006】本発明は、このような問題点を解決するために成されたものであり、その目的は、光信号から宛先などの情報を読み取る光信号処理を高速に行うことを可能とする技術を提供することである。本発明の前記ならびにその他の目的と新規な特徴は、本明細書の記述及び添付図面によって明らかにする。

【0007】

【課題を解決するための手段】本願において開示される発明の概要を簡単に説明すれば、下記のとおりである。

【0008】（1）基板上に、入力用光導波路と、前記入力用光導波路に入力された光をN（2以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与えるN本の光遅延導波路アレイと、前記N本の光遅延導波路アレイからの各々の光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備え、前記光分岐手段、前記遅延導波路アレイ、および前記光合波手段の少なくともいずれかが光振幅調整手段を備え、前記光合波手段の後の基板上、ないしは前記出力用光導波路の後に光ゲートを備える光信号処理装置である。

【0009】（2）基板上に、入力用光導波路と、前記入力用光導波路に入力された光をN（2以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与えるN本の光遅延導波路アレイと、前記光遅延導波路アレイの各々に設けられた光ゲート手段と、前記N本の光遅延導波路アレイから

の各々の光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備え、前記光分岐手段、前記遅延導波路アレイ、前記光ゲート、および前記光合波手段の少なくともいずれか一つに光振幅調整手段を備える光信号処理装置である。

【0010】（3）（2）の光信号処理装置において、前記光ゲート手段の後段の前記光遅延導波路アレイの各々に位相調整手段を備える光信号処理装置である。

【0011】（4）（1）乃至（3）のいずれか1つの光信号処理装置において、前記光振幅調整手段によって、前記各光遅延導波路アレイを通った光信号が、前記光合波手段においてそれぞれ異なる強度の比で足し合されるように設定する。

【0012】（5）（3）の光信号処理装置において、前記遅延光導波路及び入出力用光導波路が石英系光導波路であり、前記位相調整手段が前記各石英系光導波路上に形成された薄膜ヒータであり、前記振幅調整手段が石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計と、これに縦続に接続された薄膜ヒータを具備した位相変調器である。これらにより、入力された光信号の値を一旦電気信号に変更して処理することなく、光領域でデジタル・アナログ変換することが可能となり、比較的遅い電気装置で高速な光信号を取り扱う光信号処理装置を提供できる。また、前記光合波手段においてそれぞれ異なる強度の比で足し合されるように設定することにより、光信号の全てのビット内容を認識可能になる。さらに、前記光遅延導波路アレイに位相調整手段を設けることにより、前記光ゲートにおいて利得（あるいは損失）を調整する際に生じる光の位相シフト量の变化を補償することが可能になる。

【0013】（6）基板上に、入力用光導波路と、前記入力用光導波路に入力された光をN（2以上の整数）に分岐する光分岐手段と、前記光分岐手段の各出力ポートに接続され、異なる遅延時間を与えるN本の第1の光遅延導波路アレイと、前記第1の光遅延導波路アレイの各々に設けられた光ゲート手段と、前記第1の光遅延導波路からの光信号を入力とするN入力N出力光スイッチと、前記N入力N出力光スイッチの各出力ポートに接続され、異なる遅延時間を与えるN本の第2の光遅延導波路アレイと、前記第2の光遅延導波路アレイからの光信号を合波する光合波手段と、前記光合波手段の出力ポートに接続された出力用光導波路とを備える光信号処理装置である。

【0014】（7）（6）の光信号処理装置において、前記第2の光遅延導波路アレイの各々に位相調整手段を備える。

【0015】（8）（7）の光信号処理装置において、前記第1及び第2の光導波路アレイ、及び前記入出力用光導波路はそれぞれ石英系光導波路である。前記位相調整手段は前記各石英系光導波路上に形成された薄膜ヒータ

タである。前記振幅調整手段は前記各石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計と、これに縦続に接続された薄膜ヒータを具備した位相変調器である。前記N入力N出力光スイッチは前記各石英系光導波路上に形成された薄膜ヒータを具備したマッハツェンダ型干渉計である。これらにより、電信号に変換することなく、入力されて時間多重された光信号のスロットを入れ替えるなどの処理が可能となり、光領域で高速な光信号を取り扱う光信号処理装置を提供できる。

【0016】(9)(1)乃至(8)のいずれか1つの光信号処理装置において、前記光分岐手段および前記光合波手段のいずれか一方あるいは両方が、多モード干渉光カプラである。これにより、小型で安定な光信号の分岐、合波を行うことが可能になる。

【0017】(10)(1)乃至(9)のいずれか1つの光信号処理装置において、前記入力用光導波路の途中にTE/TM変換手段を備える。これにより、前記光遅延導波路アレイが複屈折を有している場合にも、装置全体としては偏波依存性のない動作を実現することが可能になる。

【0018】

【発明の実施の形態】以下に、本発明の実施の形態を図面を参照して説明する。

【0019】(第1実施形態)図1に本発明の第1実施形態に係る光信号処理装置の構成を示す。図1に示すように、第1実施形態の光信号処理装置は、基板10上に、入力用光導波路11と、入力光信号をN(ここでは5)に分岐する多モード干渉光カプラ12と、遅延が $\Delta\tau$ ずつ異なる光遅延導波路アレイ13と、光遅延導波路アレイ13に備えられた光振幅調整部14と、Nの光信号を合波する多モード干渉光カプラ15と、その多モード干渉光カプラ15の出力ポートに接続された光ゲート16と、出力用光導波路17とを備える。

【0020】ここで、入力用光導波路11、光遅延導波路アレイ13、及び出力用光導波路17は、例えば、石英系の光導波路を用いる。

【0021】光ゲート16としては、半導体光スイッチ、導波路型非線形ループミラー、誘電体光スイッチなどを用いることができ、また他の光スイッチを用いることもできる。

【0022】また、光振幅調整部14としては、図2に示すように、石英系の遅延光導波路を用いる。薄膜ヒータ40を用いて熱光学効果を利用したマッハツェンダ型

光スイッチ41と、熱光学効果を利用した位相変調器(薄膜ヒータ40)を組み合わせたものを用いることができ、また別の構成の光振幅調整器を用いることもできる。

05 【0023】さらに、第1実施形態では、光分岐する手段、および光合波する手段としてそれぞれ多モード干渉光カプラ12、15を用いているが、これはこの構成が小型で安定な光分岐、および光合波を提供できるからである。しかしながら、本発明はこの例に限定されるものでなく、例えば方向性結合器をツリー状あるいはタップ状に接続したものなど、他の光分岐手段、他の光合波手段も用いることができる。

【0024】加えて、第1実施形態では、光遅延導波路アレイ13が光振幅調整部14を備えているとしたが、15 これはこの構成が作製誤差などを後から補正可能な、および振幅調整量を後から変更可能な光振幅調整を実現できるからである。しかしながら、本発明はこの例に限定されるものではなく、分岐手段である多モード干渉光カプラ12に非等分岐比の光カプラを用いて光振幅調整を実現しても良く、合波手段である多モード干渉光カプラ15に非等合波比の光カプラを用いて光振幅調整を実現しても良く、この両者を用いて光振幅調整を実現しても良く、さらに上記のいずれかあるいは両方と光遅延導波路アレイ13に備えた光振幅調整部14を併用しても良い。

【0025】次に、第1実施形態の光信号処理装置の動作について、図面を用いて詳細に説明する。図3は、第1実施形態の光信号処理装置により光パルス列の認識を行った例を示したものである。ここでは入力光パルス列が5ビットからなる信号 $[a_4, a_3, a_2, a_1, a_0]$ であるとする(各ビットの値は1ないしは0である)。

【0026】第1実施形態の光信号処理装置では、まず、この入力光パルス列が、多モード干渉光カプラ12により分岐される。続いて各光パルス列は、遅延導波路アレイ13により、タイムスロットを単位としてそれぞれ遅延される。遅延を受けた光パルス列は、多モード干渉光カプラ15により合波されて、所定のタイムスロット領域が光ゲートにより抜き出される。このとき、光遅延導波路アレイ13の振幅調整量をそれぞれ $[2^4, 2^3, 2^2, 2^1, 2^0]$ とすると、光ゲート16を出力する光強度は次のように表わされる。

【0027】

【数1】

$$S = \left| \frac{1}{5} (2^4 a_4 + 2^3 a_3 + 2^2 a_2 + 2^1 a_1 + 2^0 a_0) \right|^2 \dots (1)$$

この数1の式より、出力信号Sの振幅は入力信号をデジタル-アナログ変換したのになっていることが分かる。従来、光パルス列の内容を認識するためには光パル

ス列の各パルスを逐次電気信号に直す必要があったが、第1実施形態の構成によれば光信号を光の領域でデジタル-アナログ変換できるので、光パルス列よりも遅い電

気処理装置により光パルスを認識することができる。

【0028】なお、図3ではすべてのビットの内容を認識する例を示したが、本発明はこれに限定されるものではなく、光パルス列の一部だけを認識することも可能である。

【0029】例えば、図1で各光遅導波路アレイ13の振幅調整量をそれぞれ $[2^2, 0, 2^1, 0, 2^0]$ とすれば、第1、第3、および第5ビットの内容をデジタルアナログ変換して得ることができる。

【0030】さらに、以上では振幅調整量を $[2^4, 2^3, 2^2, 2^1, 2^0]$ とすべて異なるように設定したが、本発明はこれに限定されるものではなく、他の組み合わせでももちろん構わない。例えば $[1, -1, 1, -1, 1]$ のように設定すれば（負符号は位相変調により実現される。）、データ列の奇数番目に含まれるビット数と、偶数番目に含まれるビット数とを比較することができ、パリティチェック装置として用いることができる。

【0031】このように、第1実施形態の光信号処理装置によれば、入力された光信号を複数に分岐する光分岐手段と、遅延量の異なる光遅延導波路アレイと、光遅延導波路アレイに導かれた光信号の振幅を調整する光振幅調整手段と、各光遅延導波路アレイからの光信号を合波する光合波手段と、光信号を時間軸上でゲートする光ゲートを用いているので、入力された光信号の値を光領域でデジタルアナログ変換することが可能となり、比較的遅い電気装置で高速な光信号を取り扱う光信号処理装置を提供できる。

【0032】（実施例1）図4は、第1実施形態の実施例1の光信号処理装置の構成を示す図である。本実施例1の光信号処理装置は、図1に示す第1実施形態の光信号処理装置と同じ構成要素で形成されるが、光ゲート16は基板10上に配設されておらず基板20の外に個別部品として設けられている。このような構成でも、図1に示す第1実施形態の光信号処理装置と同様に光パルス列の認識を行うことができる。

【0033】図4に示す本実施例1の光信号処理装置の構成では、光ゲート16を基板上に配置しないことから、光ゲート16として半導体光スイッチ、導波路型非線形ループミラー、誘電体光スイッチなどに加えて、光ファイバ型非線形ループミラーなど、様々なデバイスを用いることができる。

【0034】（実施例2）図5は、第1実施形態の実施例2の光信号処理装置の構成を示す図である。本実施例2の光信号処理装置は、図1に示す第1実施形態の光信号処理装置と同じ構成を有するが、光遅延導波路アレイ13の中間点にTE/TM変換器18が挿入されている。

【0035】このようにすると、光遅延導波路アレイ13が複屈折を有している場合にも、装置全体としては偏

波依存性のない動作を実現することができる。

【0036】（実施例3）図6は、第1実施形態の実施例3の光信号処理装置の構成を示す図である。本実施例3の光信号処理装置は、図1に示す第1実施形態の光信号処理装置と同じ構成を有するが、光ゲート16が合波を行う多モード干渉光カプラ15の後ではなく、光遅延導波路アレイ13のそれぞれに設置されている。このようにしても、図1の本発明の第1実施形態と全く同じ機能を提供することができる。

【0037】さらに、この場合には、それぞれの光ゲート16の利得（あるいは損失）を調整することで振幅調整機能を備えさせることができる。

【0038】ただし通常、光ゲート16において利得（あるいは損失）を調整すると光の位相シフト量も変化する。本実施例3の光信号処理装置ではこれを補償するための位相調整器19をそれぞれの光遅延導波路アレイ13に設けている。この位相調整器19により、光の位相シフトを補償できる。

【0039】なお、振幅調整に伴う位相シフトを考慮して光遅延導波路アレイ13を設計すれば、このような位相調整器19を用いなくてもよい。

【0040】なお、図6に示す本実施例3の光信号処理装置では光ゲート16により振幅調整機能を実現したが、本発明はこれに限定されるものではなく、例えば図7に示すように、各光遅延導波路アレイ13に光ゲート16とともに振幅調整器14を配置しても構わない。

【0041】（第2実施形態）図8に本発明の第2実施形態に係る光信号処理装置の構成を示す。図8に示すように、第2実施形態の光信号処理装置は、基板20上に、入力用光導波路21と、入力された光信号を分岐する多モード干渉光カプラ22と、分岐された光信号に遅延を与える第1の光遅延導波路アレイ23と、第1の光遅延導波路アレイ23に設けられた光ゲート2と、第1の光遅延導波路アレイ23を入力とする $N \times N$ 光スイッチ25と、 $N \times N$ 光スイッチ25の出力に接続された第2の光遅延導波路アレイ26と、第2の光遅延導波路アレイ26に設けられた位相調整器27と、第2の光遅延導波路アレイ26からの光信号を合波する多モード干渉光カプラ28と、多モード干渉光カプラ28の出力ポートに接続された出力用光導波路29とを備える。

【0042】ここで、第2実施形態では、光分岐する手段、および光合波する手段としてそれぞれ多モード干渉光カプラ22、28を用いているが、これはこの構成が小型で安定な光分岐、および光合波を提供できるからである。しかしながら、本発明はこの例に限定されるものでなく、例えば方向性結合器をツリー状あるいはタップ状に接続したものなど、他の光分岐手段、他の光合波手段も用いることができる。

【0043】図8に示す第2実施形態の $N \times N$ 光ス

ツチ 25 の構成例を図 9 に示す。図 9 に示すように、 $N \times N$ 光スイッチ 25 は、ノンブロッキング構成のマトリクススイッチとなっている。図 9 のマトリクススイッチでは、■～■の入力ポートと A～E の出力ポートを備え、両者がクロスするように配置されている。それぞれの交点にはマッハツェンダ型光スイッチ 41 の熱光学スイッチが配置されており、それぞれのスイッチの状態に応じて、■～■の入力ポートに入力された光信号は、スイッチの状態に応じて A～E の出力ポートへとそれぞれ接続される。ここで、図 9 に示す $N \times N$ 光スイッチ 25 は熱光学を用いて実現されたとしたが、これはこの構成が安定で小型なスイッチを実現できるからである。しかしながら、本発明はこの例に限定されるものではなく、電気光学効果を用いたスイッチ、マイクロマシンを用いたスイッチ、光-光変調を用いたスイッチなど、他のスイッチング手法によっても実現できる。

【0044】さらに、図 9 に示す $N \times N$ 光スイッチ 25 ではスイッチをノンブロッキング構成としたが、これはこの構成が他の接続状態に影響を与えずにスイッチの状態を切り替えられるからである。しかしながら本発明はこの例に限定されるものではなく、ノンブロッキングな構成でなくとも実現できる。

【0045】次に、第 2 実施形態の光信号処理装置の動作について、図面を用いて詳細に説明する。図 10 は、図 8 に示す第 2 実施形態に係る光信号処理装置により、時間軸上で多重化された光信号の入れ替えを行った例を示した図である。

【0046】今、5 系列の光信号 $[b_4, b_3, b_2, b_1, b_0]$ が時間軸上で多重化されているとする。このとき入力信号は、第 1 の多モード干渉光カプラ 22 により分岐され、第 1 の遅延導波路アレイ 23 によりそれぞれタイムスロットずつ遅延を受ける。続いて、それぞれの光信号はゲート 24 により各系列の信号が同じタイミングとなるように切り出される。

【0047】多重分離された光信号は、続いて $N \times N$ 光スイッチ 25 へと導かれる。 $N \times N$ 光スイッチ 25 では、スイッチの状態に従って、各信号系列が第 2 の光遅延導波路アレイ 26 の各光遅延導波路へと、所望の組み合わせで導かれる。その後、各信号系列はそれぞれタイムスロットずつ遅延を受けて、合波用の多モード干渉光カプラ 28 で合波されて出力用光導波路 29 へと導かれる。

【0048】この結果、入力信号は時間軸上で入れ替えられて、例えばこの場合には $[b_3, b_1, b_2, b_0, b_4]$ となって、出力用光導波路 29 から得られる。

【0049】従って、本発明の第 2 実施形態に係る光信号処理装置によれば、時間軸上で多重化された光信号を光のまま、タイムスロットを入れ替えるなどの処理を行うことができる。

【0050】なお、本発明の第 2 実施形態の光信号処理

装置においても、図 5 のように光遅延導波路アレイ 23、26 の中途に TE/TM 変換器を挿入すると、偏波無依存な動作を得ることが可能である。

【0051】以上、詳細に説明したように、第 2 実施形態の光信号処理装置によれば、入力された光信号を複数に分岐する光分岐手段と、遅延量の異なる光遅延導波路アレイと、光遅延導波路アレイに導かれた光信号を時間軸上でゲートする光ゲートと、ゲートされた光信号を入れ替える光スイッチと、光スイッチで入れ替えられた光信号にそれぞれ遅延を与える光遅延導波路アレイと、遅延を受けた光信号を合波する光合波手段とを用いているので、入力された時間多重された光信号のスロットを入れ替えるなどの処理が可能となり、光領域で高速な光信号を取り扱う光信号処理装置を提供できる。

【0052】以上、本発明者によってなされた発明を、前記実施形態に基づき具体的に説明したが、本発明は、前記実施形態に限定されるものではなく、その要旨を逸脱しない範囲において種々変更可能であることは勿論である。

【0053】

【発明の効果】本願において開示される発明のうち代表的なものによって得られる効果を簡単に説明すれば、下記のとおりである。

【0054】本発明の光信号処理装置によれば、入力された光信号を複数に分岐し、その分岐された光信号をそれぞれ異なる量に遅延させ、かつ光信号の振幅を調整してそれら光信号を合波し、光信号を時間軸上でゲートすることにより、入力された光信号の値を光領域でデジタル-アナログ変換することが可能となり、比較的遅い電気装置で高速な光信号を取り扱うことができる。

【0055】また、入力された光信号を複数に分岐し、それぞれ異なる量に遅延させ、それぞれの光信号を時間軸上でゲートし、そのゲートされた光信号を入れ替え、その入れ替えられた光信号をそれぞれ遅延させ、遅延を受けた光信号を合波することにより、入力された時間多重された光信号のスロットを入れ替えるなどの処理が可能となり、光領域で高速な光信号を取り扱うことができる。

【図面の簡単な説明】

【図 1】本発明の第一実施形態に係る光信号処理装置の構成を示す図である。

【図 2】光振幅調整装置の構成例を示す図である。

【図 3】本発明の第 1 実施形態に係る光信号処理装置の動作を説明するための図である。

【図 4】実施例 1 の光信号処理装置の構成を示す図である。

【図 5】実施例 2 の光信号処理装置の構成を示す図である。

【図 6】実施例 3 の光信号処理装置の構成を示す図である。

【図7】実施例3の光信号処理装置の変形例の構成を示す図である。

【図8】本発明の第2実施形態に係る光信号処理装置の構成を示す図である。

【図9】N×N光スイッチの構成例を示す図である。

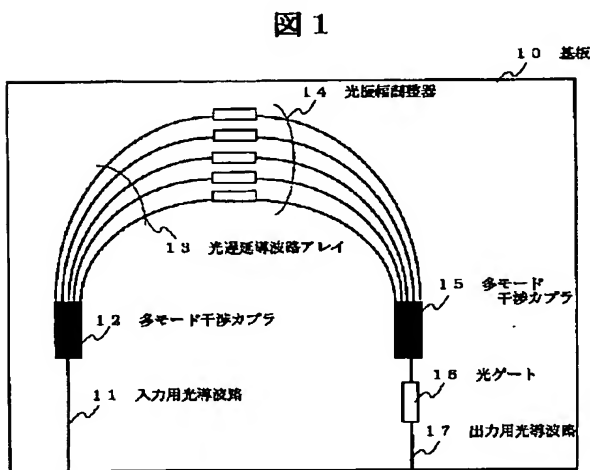
【図10】本発明の第2実施形態に係る光信号処理装置の動作を説明するための図である。

【図11】従来の信号処理装置の例を示した図である。

【符号の説明】

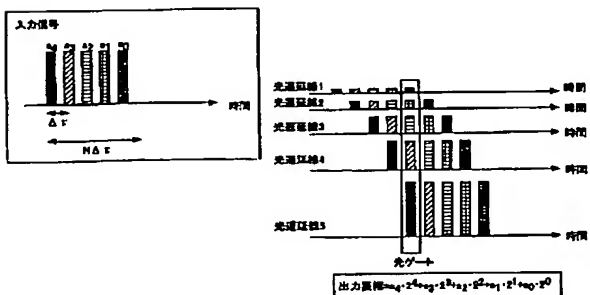
10…基板、11…入力用光導波路、12…多モード干渉光カプラ、13…光遅延導波路アレイ、14…光振幅調整部、15…多モード干渉光カプラ、16…光ゲート、17…出力用光導波路、18…TE/TM変換器、19…位相変調器、20…基板、21…入力用光導波路、22…多モード干渉光カプラ、23…光遅延導波路アレイ、24…光ゲート、25…N×N光スイッチ、26…光遅延導波路アレイ、27…位相調整器、28…多モード干渉光カプラ、29…出力用光導波路、40…薄膜ヒータ、41…マッハツェンダ型光スイッチ、110…光タップ、111…光・電気変換回路、112…電子回路。

【図1】

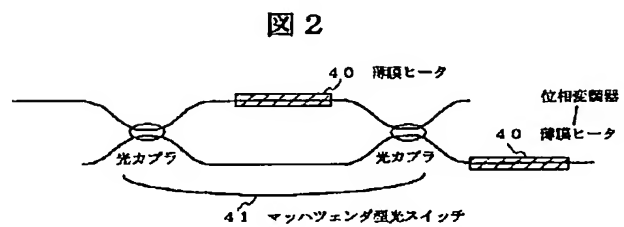


【図3】

図 3

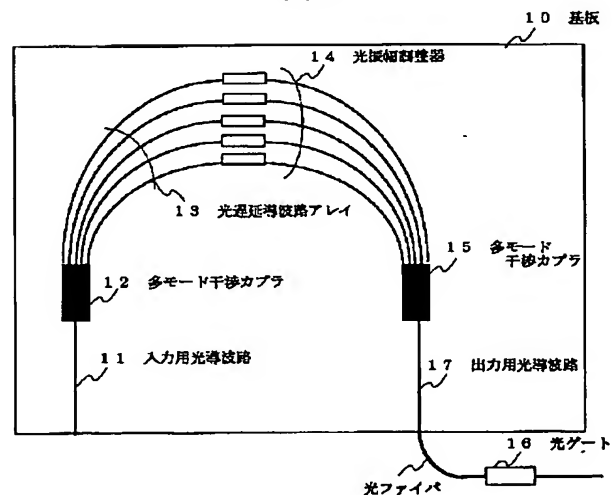


【図2】



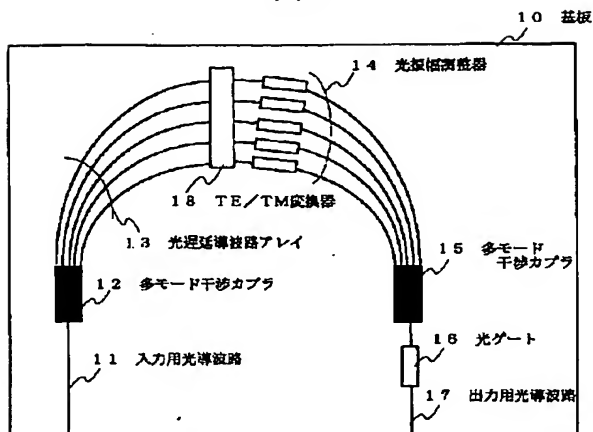
【図4】

図 4



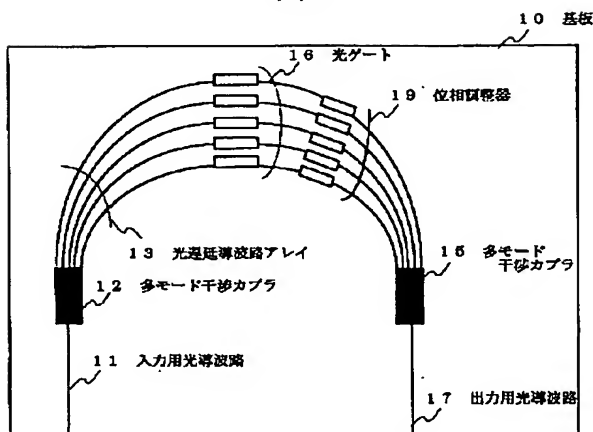
【図5】

図5



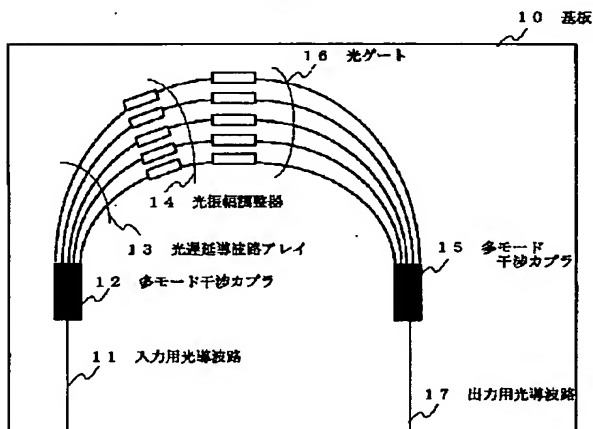
【図6】

図6



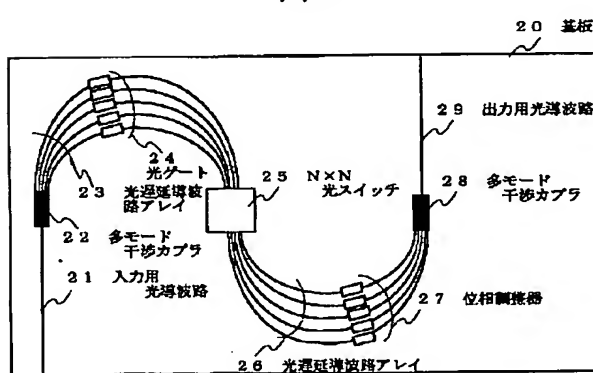
【図7】

図7



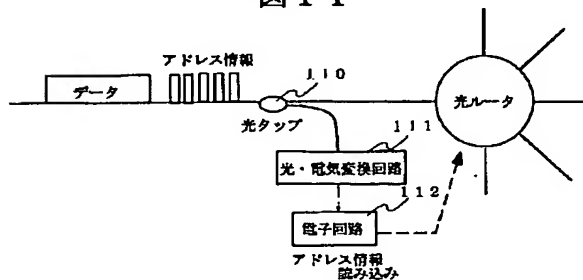
【図8】

図8



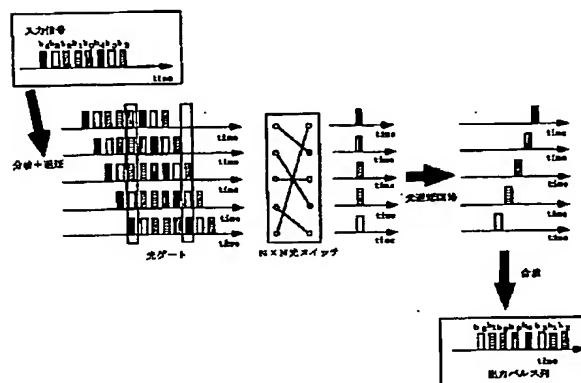
【図11】

図11

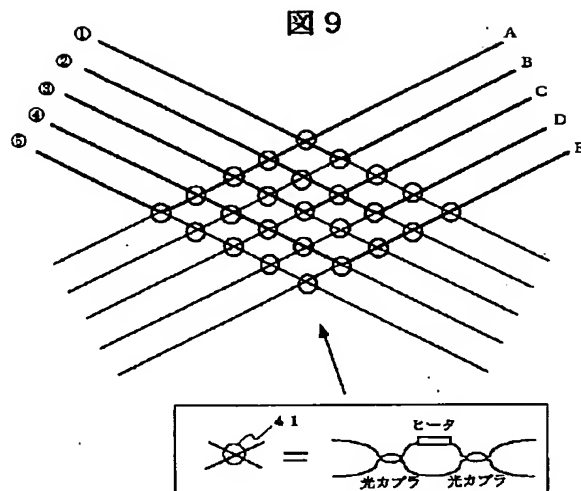


【図10】

図10



【図 9】



フロントページの続き

(51) Int. Cl. ⁷ H 0 4 B 10/02	識別記号	F I G 0 2 B 6/12 H 0 4 B 9/00	テ-マ-ド* (参考) H U
(72) 発明者 瀧口 浩一 東京都千代田区大手町二丁目 3 番 1 号 日 本電信電話株式会社内	30	F タ-ム (参考) 2H047 KA04 LA18 MA05 QA04 RA08 TA05 TA22 TA31 2H079 AA06 AA12 BA01 BA03 CA04 DA17 EA05 EB27 HA04 HA15 2K002 AA02 AB04 AB13 AB15 AB18 BA13 CA15 DA08 GA01 HA11 5K002 BA02 BA05 CA11 CA12	